ABSTRACT OF THE DISCLOSURE

制御回路は、タイミング〇の時点でメモリに外部アクセスによるデータ書き込みを開始させる。タイミングYの時点で再生スイッチが操作されると、制御回路は、書き込み制御信号を非アクティブにしてメモリに書き込み動作を中断させる。制御回路はさらに、読み出し制御信号をアクティブにしてメモリに読み出し動作を開始させる。メモリから読み出されるデータは、符号化/復号化回路へ送られる。データの読み出しが終了すると、制御回路は、タイミングPの時点で読み出し制御信号を非アクティブにするとともに、書き込み制御信号をアクティブにする。メモリは、タイミングYの時点から中断されていた外部アクセスによるデータの書き込み動作を再開する。